# Zad. 3 Synteza licznika synchronicznego (6 pkt)

|  |
| --- |
| Rys. 1 Tabele prawdy dla funkcji sterujących wejściami informacyjnymi przerzutników    *(wstaw obraz tabel prawdy dla projektowanego układu)* |
| Rys. 2 Schemat blokowy układu licznika synchronicznego    *(wstaw obrazy/screenshoty schematu układu z aplikacji Multisim)* |
| Rys. 3 Przebiegi czasowe układu licznika synchronicznego    (Pierwsze 8 dla x=0, reszta dla x=1)  *(wstaw obraz/screenshot z aplikacji Multisim przedstawiający przebiegi czasowe układu)* |